

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-259434

(43)Date of publication of application : 24.09.1999

(51)Int.Cl.

G06F 15/16

(21)Application number : 10-063273

(71)Applicant : HITACHI LTD

(22)Date of filing : 13.03.1998

(72)Inventor : NAKAGAKI AKIRA

DOI HIDEAKI

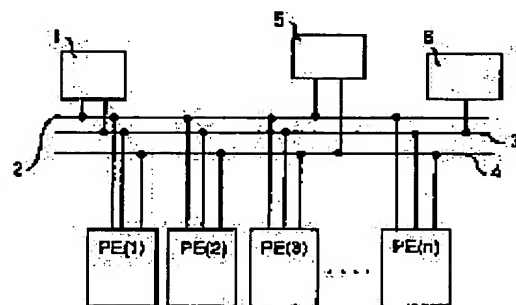
KAWAGUCHI HIROSHI

(54) PARALLEL DATA PROCESSOR AND APPEARANCE INSPECTION DEVICE USING THE SAME

(57)Abstract:

PROBLEM TO BE SOLVED: To process a large quantity of data which are continuously inputted such as picture data at high speed by improving the working rate of a plurality of processor elements to be constituted.

SOLUTION: A data input part 1 is driven by a synchronous pulse from a driving signal bus 2 and it inputs picture data and transfers it to a data bus 3. A processing distribution part 5 and processor elements PE(1)-(n) monitor the state of the driving signal bus 2 and execute communication through a communication bus 4 in the pulse period of the synchronous pulse among them. The processing distribution part 5 monitors the states of PE(1)-(n) and decides PE processing unit picture data which is subsequently transferred from the data input part 1 in the pulse period of the synchronous pulse. PE receiving decision takes in and processes unit picture data from the data bus 3 and informs the processing distribution part 5 that data is in the middle of the processing in the pulse period. When the processing terminates, the processing distribution part 5 is informed that it is in the middle of stand-by in the next synchronous pulse period.



## LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's

decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開平11-259434

(43)公開日 平成11年(1999) 9月24日

(51)Int.Cl.<sup>6</sup>

G 0 6 F 15/16

識別記号

3 8 0

F I

G 0 6 F 15/16

3 8 0 Z

審査請求 未請求 請求項の数6 O L (全 12 頁)

(21)出願番号 特願平10-63273

(22)出願日 平成10年(1998) 3月13日

(71)出願人 000005108

株式会社日立製作所

東京都千代田区神田駿河台四丁目6番地

(72)発明者 中垣 亮

神奈川県横浜市戸塚区吉田町292番地 株  
式会社日立製作所生産技術研究所内

(72)発明者 土井 秀明

神奈川県横浜市戸塚区吉田町292番地 株  
式会社日立製作所生産技術研究所内

(72)発明者 川口 広志

神奈川県横浜市戸塚区吉田町292番地 株  
式会社日立製作所生産技術研究所内

(74)代理人 弁理士 武 顕次郎

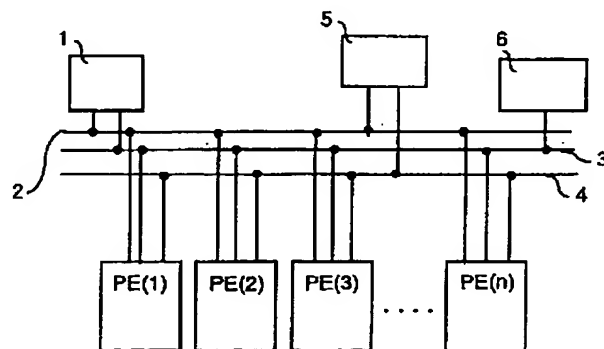
(54)【発明の名称】 並列データ処理装置とそれを用いた外観検査装置

(57)【要約】

【課題】 構成する複数のプロセッサエレメントの稼働率を高めることにより、特に、画像データなどの大量に連続入力されるデータの高速処理を可能にする。

【解決手段】 データ入力部1は駆動信号バス2からの同期パルスによって駆動され、画像データを入力してデータバス3を介して転送する。処理分配部5とプロセッサエレメントPE(1)～(n)は駆動信号バス2の状態を監視し、同期パルスのパルス期間、これらの間で通信バス4を介し通信を行なう。処理分配部5はPE(1)～(n)の状態を監視しており、同期パルスのパルス期間、その次にデータ入力部1から転送される単位画像データを処理するPEを決定する。この決定を受けたPEはデータバス3から単位画像データを取り込んで処理し、また、このパルス期間、処理分配部5に処理中であることを通知する。処理が終わると、次の同期パルス期間に、待機中であることを処理分配部5に通知する。

【図1】



## 【特許請求の範囲】

【請求項 1】 駆動信号バスを介して伝送されてくる駆動信号によって駆動され、該駆動信号の予め決められた第 1 の状態でデジタル信号を入力するデータ入力部と、データバスを介して該データ入力部で入力されたデジタル信号がデータバスを介して供給される複数のプロセッサエレメントと、

該データ入力部がデジタル信号を入力しない該駆動信号の第 2 の状態で、通信バスを介して複数の該プロセッサエレメントと通信する処理分配部とからなり、

該処理分配部は、該駆動信号が第 2 の状態にあるとき、複数の該プロセッサエレメントの状態を監視し、その監視結果に応じて、該データ入力部からのデジタル信号を分配して処理させる該プロセッサエレメントを決定する手段を有することを特徴とする並列データ処理装置。

【請求項 2】 請求項 1 において、前記プロセッサエレメントは夫々、前記データ入力部からのデジタル信号を処理するマイクロプロセッサと、

前記駆動信号の状態を常時監視する第 1 の監視部と、該マイクロプロセッサが処理中であるか、待機中であるかを示す状態データを記憶し、該第 1 の監視部の監視結果に応じて、前記駆動信号が前記第 2 の状態にあるとき、該状態データを前記通信バスを介して前記処理分配部に送信する処理状態記憶部と、

該第 1 の監視部の監視結果に応じて、前記通信バスを介して、前記処理分配部から決定指令信号を受信し、該決定指令信号に応じて、前記データバスを介して前記データ入力部から伝送されてくる前記デジタル信号を取り込み、

該マイクロプロセッサに処理させる分配内容記憶部とを備え、前記処理分配部は、

前記駆動信号の状態を常時監視する第 2 の監視部と、該第 2 の監視部の監視結果から前記駆動信号が前記第 2 の状態にあるとき、

前記通信バスを介して前記プロセッサエレメント夫々の該処理状態記憶部から送られてくる該状態データを取り込んで保持する状態管理部と、

該第 2 の監視部の監視結果から前記駆動信号が前記第 2 の状態であるとき、

該状態管理部に保持されている該状態データにより、前記駆動信号の次の第 1 の状態で前記データ入力部で入力されるデジタル信号を分配すべき前記プロセッサエレメントを決定し、その決定結果を該決定指令信号として、前記通信バスを介し、デジタル信号の分配を決定した当該プロセッサエレメントに送信する分配決定部とを備えたことを特徴とする並列データ処理装置。

【請求項 3】 請求項 1 または 2 において、前記データ入力部は、画像検出手段であり、前記駆動信号は、同期信号であって、該同期信号の信号

期間を前記駆動信号の第 2 の状態の期間とし、該同期信号の信号期間以外の期間を前記駆動信号の第 1 の状態の期間とすることを特徴とする並列データ処理装置。

【請求項 4】 請求項 1、2 または 3 において、複数の前記プロセッサエレメントを複数のグループに分割して、該グループ毎に前記処理分配部を設け、該各グループ内で、前記データ入力部からのデジタル信号をプロセッサエレメントに分配して処理することを特徴とする並列データ処理装置。

【請求項 5】 請求項 1、2、3 または 4 記載の並列データ処理装置を用いて半導体ウェハやプリント基板などの外観を検査する装置であって、

検査結果や検査条件を元に、前記夫々のプロセッサエレメントに処理する内容を変更することを特徴とする外観検査装置。

【請求項 6】 請求項 4 記載の並列データ処理装置を用いて半導体ウェハやプリント基板などの外観を検査する装置であって、

検査結果や検査条件を元に、前記夫々のプロセッサエレメントに処理する内容を変更し、

また、検査結果や検査条件を元に、前記グループの個数や前記グループを形成する前記プロセッサエレメントの個数を可変とすることを特徴とする外観検査装置。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】本発明は、複数のプロセッサエレメントを用いて入力デジタル信号を並列処理するシステムとそれを用いた被検査物の外観検査装置に係り、特に、画像データなどのように、高速かつ大量の処理を必要とするデジタル信号の処理に好適な並列データ処理装置とそれを用いた外観検査装置に関する。

## 【0002】

【従来の技術】複数のプロセッサエレメント(P E)を備えた従来の並列データ処理装置では、これら全てのプロセッサエレメントがデータ入力部と共通の通信バスを介して接続され、このデータ入力部からデジタルデータが転送されてくると、これらプロセッサエレメントのいずれかにこのデジタルデータが分配されて処理されるものである。この場合、データ入力部からのデジタルデータを分配するプロセッサエレメントを決定するために、各プロセッサエレメントの状態(データ処理中、待機中、あるいは故障中といった状態)を管理する状態管理部と、この状態管理部でのかかるプロセッサエレメントの状態を示す管理情報に基づいてデータを転送するプロセッサエレメントを決定する処理分配部とが設けられており、この処理分配部によって決定されたプロセッサエレメントのみが通信バスを介してデータを取り込み、これを処理するようにしており、かかる従来技術の一例が特開平 5 - 1 7 3 9 9 0 号公報に開示されている。

【0003】図 1 0 はかかる従来の並列データ処理装置

を示すブロック図であって、1はデータ入力部、6はデータ出力部、21は状態管理部、22は管理情報、23は処理分配部、24は通信バス、PE(1)~(n)はプロセッサエレメントである。

【0004】同図において、共通の通信バス24にデータ入力部1やデータ出力部6、n個(但し、nは2以上の整数)のプロセッサエレメントPE(1)~(n)、状態管理部21、処理分配部23が接続されている。データ入力部1から入力されたデジタルのデータは通信バス24を通じてプロセッサエレメントPE(1)~(n)に分配されて並列処理され、これによって処理されたデータは通信バス24を通じてデータ出力部6から出力される。

【0005】また、状態管理部21と処理分配部23とは通信バス24を介してプロセッサエレメントPE(1)~(n)と通信可能であって、状態管理部21では、各プロセッサエレメントPE(1)~(n)からその現在の上記のような状態を示す情報が送られてきて、これを管理情報22として保持し、夫々のプロセッサエレメントPE(1)~(n)の状態を管理している。また、処理分配部23は、状態管理部21での管理情報22をもとに夫々のプロセッサエレメントPE(1)~(n)の状態を把握し、データ入力部1で次に入力されるデータを分配して処理させるプロセッサエレメントPEを決定する。

【0006】ここで、プロセッサエレメントPE(1)~(n)は、その状態が変化するとき、その新たな状態を示す情報(以下、状態情報という)を通信バス24でデータが転送されない期間(非転送期間)に状態管理部21に伝送して自己の状態を知らせ、また、その非転送期間内に処理分配部23がデータ入力部1から次に転送されるデータの分配先を決定する。

【0007】そこで、プロセッサエレメントPE(1)~(n)は、例えば、処理状態からその処理が終わって待機状態となるようにその状態が変化するとき、通信バス24の状態を認識し、現在データの転送が行なわれているときには、その転送が終わるのを待って、また、データの転送が行なわれていないときには、直ちに状態情報を状態管理部21に送る。処理分配部23は、状態管理部21の管理情報22をもとに次にデータ処理を行なうべきプロセッサエレメントPEを決定し、しかる後、データ入力部1からデータが入力されて決定されたプロセッサエレメントPEに転送される。

【0008】

【発明が解決しようとする課題】このように、処理分配部23で次のデータを処理すべきプロセッサエレメントPEを決定してからデータ入力部1が次のデータを入力するものであるから、プロセッサエレメントPEから状態管理部21への状態情報の伝送と処理分配部23による次のデータ処理すべきプロセッサエレメントPEの決定とを余裕をもって行なうことができ、また、入力データを取こぼすようなことはない。

【0009】しかしながら、データ入力部1をイメージセンサやビデオカメラなどの画像検出器とし、処理するデータを2次元データである画像データとすると、かかる画像データはプロセッサエレメントPEの状態や処理分配部23の動作にかかわらず順次データ入力部1から入力されることになり、また、情報量が大きく、取こぼしが許されない場合が多い。このため、上記従来技術のように、プロセッサエレメントPEから状態管理部21への状態情報の伝送や処理分配部23による次のデータ処理すべきプロセッサエレメントPEの決定のための期間を余裕をもって設定する、というようなことはできず、このような余裕のある期間を設けるためには、入力データを一時的に蓄えるための大容量のバッファメモリが必要になる。

【0010】そこで、画像データの並列処理については、複数のプロセッサエレメントPEに入力データを分配する順序を設定するようにした方法が知られている。これは、いま、4個のプロセッサエレメントPE(1)、(2)、(3)、(4)が使用されるものとして、図11に示すように、画像データDが順次入力されるものとし、この画像データDを単位画像データ(1水平走査期間またはフィールド期間の画像データ)毎に夫々のプロセッサエレメントPE(1)、(2)、(3)、(4)に順番に分配処理させるようにするものである。従って、プロセッサエレメントPE(1)は3個おきの単位データD1、D5、D9、D13、……が分配されて処理し(なお、図11の斜めハッチング部分が単位画像データの処理期間を表わし、この処理期間には、処理した単位データの出力処理も含まれる)、プロセッサエレメントPE(2)は他の3個おきの単位データD2、D6、D10、……が分配されて処理し、プロセッサエレメントPE(3)はさらに他の3個おきの単位データD3、D7、D11、……が分配されて処理し、プロセッサエレメントPE(4)は残りの3個おきの単位データD4、D8、D12、……が分配されて処理する。この場合、各プロセッサエレメントPEが単位画像データを何個おきに処理するかは単位画像データの処理に要する最大時間で決まり、単位画像データの情報量に応じてこの処理時間はまちまちであって、最大処理時間が長いほど単位データの取り込む間隔が長くなり、この分使用するプロセッサエレメントPEの個数も多くなって並列データ処理装置が大型化、高価格化する。

【0011】また、かかる画像データの並列処理方法によると、例えば、図11でのプロセッサエレメントPE(1)の単位画像データD5の処理のように、取り込んだ単位画像データを短時間で処理してしまうような場合でも、このプロセッサエレメントPE(1)は次の単位画像データD9が転送されてくるまで待機していなければならない。このため、並列データ処理装置全体としてのプロセッサエレメントPEの稼働率が低下する。

【0012】本発明の目的は、かかる問題を解消し、画像データなどの大量の情報を有しかつ高速に入力されるデータを取りこぼすことなく、かつ効率良く処理することができ、プロセッサエレメントの稼働率を向上させることができるようにした小型、低価格の並列データ処理装置を提供することにある。

【0013】

【課題を解決するための手段】上記目的を達成するために、本発明は、駆動信号バスを介して伝送されてくる駆動信号によって駆動され、該駆動信号の予め決められた第1の状態デジタル信号を入力するデータ入力部と、データバスを介して該データ入力部で入力されたデジタル信号がデータバスを介して供給される複数のプロセッサエレメントと、該データ入力部がデジタル信号を入力しない該駆動信号の第2の状態、通信バスを介して複数の該プロセッサエレメントと通信する処理分配部とからなり、該処理分配部は、該駆動信号が第2の状態にあるとき、複数の該プロセッサエレメントの状態を監視し、その監視結果に応じて、該データ入力部からのデジタル信号を分配して処理させる該プロセッサエレメントを決定する手段を有するものである。

【0014】かかる構成により、デジタル信号が入力されない期間に各プロセッサエレメントの状態を把握して、次に入力されるデジタル信号を待機状態にある任意のプロセッサエレメントに分配して処理させることを決定することができ、プロセッサエレメントの個数を多くしないで、入力されるデジタル信号を、取りこぼさなく、処理することができるし、また、夫々のプロセッサエレメントに様に分配することが可能となって、全体のプロセッサエレメントの稼働率が向上する。

【0015】また、本発明は、複数の前記プロセッサエレメントを複数のグループに分割して、該グループ毎に前記処理分配部を設け、該各グループ内で、データ入力部からのデジタル信号をプロセッサエレメントに分配して処理する要にする。

【0016】かかる構成によると、各プロセッサエレメントPEと処理分配部との間の通信量が多くても、かかる通信を夫々のグループが分担することになるから、個々のグループでの通信量が低減し、入力デジタル信号の夫々のプロセッサエレメントへの分担が確実にこなされるようになる。

【0017】

【発明の実施の形態】以下、本発明の実施形態を図面を用いて説明する。

【0018】図1は本発明による並列データ処理装置の一実施形態を示すブロック図であって、1はデータ入力部、2は駆動信号バス、3はデータバス、4は通信バス、5は処理分配部、6はデータ出力部、PE(1)、(2)、(3)、……、(n)はプロセッサエレメントである。

【0019】同図において、データ入力部1は、例えば、イメージセンサやビデオカメラなどの2次元の画像データを入力する画像検出器であって、駆動信号バス2を介して供給される駆動信号によって駆動される。ここでは、データ入力部1をビデオカメラとし、従って、この駆動信号は水平または垂直同期パルス（以下、これらを総称して同期パルスという）である。

【0020】データ入力部1から入力された画像データは、データバス3を介してn個（但し、nは2以上の整数）のプロセッサエレメントPE(1)、(2)、(3)、……、(n)に転送される。これらプロセッサエレメントPE(1)、(2)、(3)、……、(n)と処理分配部5とは通信バス4を介して相互に通信可能となっている。また、これらプロセッサエレメントPE(1)、(2)、(3)、……、(n)と処理分配部5とは駆動信号バス2に接続されており、この駆動信号バス2の状態を常時監視している。いま、駆動信号バス2を伝送される同期パルスのパルス期間で駆動信号バス2の状態を“H”とし、それ以外の期間の状態を“L”とすると、駆動信号バス2の状態が“L”になる毎に、データ入力部1からデータバス3を介して画像データが転送され、駆動信号バス2の状態が“H”のとき（即ち、同期パルスのパルス期間）では、データバス3で画像データは転送されない。

【0021】なお、以下では、同期パルスの間の期間（駆動信号バス2の状態が“L”である期間）でのデータ入力部1から転送される画像データが単位画像データであり、この単位画像データは、同期パルスが水平同期パルスであるとき、1水平走査期間での画像データ、また、同期パルスが垂直同期パルスあるいはフレームパルスであるとき、1フィールドあるいは1フレームの画像データである。

【0022】プロセッサエレメントPE(1)、(2)、(3)、……、(n)と処理分配部5とは、上記のように、駆動信号バス2の状態を常時監視しており、この状態が“H”（即ち、同期パルスのパルス期間内）であるとき、通信バス4を介して相互に通信可能とする。プロセッサエレメントPE(1)、(2)、(3)、……、(n)からは、その状態（処理中や待機中、故障中など）に変更があったとき、新たな状態を表わす情報（以下、状態情報という）を通信バス4を介して処理分配部5に送信し、処理分配部5は、かかる状態情報を受信して管理情報として保持し、これによってこれらプロセッサエレメントPE(1)、(2)、(3)、……、(n)の状態を管理するとともに、この管理情報に基づいてデータ入力部1からの画像データを、単位画像データ毎に、分配するプロセッサエレメントPEを決定し、その決定を表わす情報（以下、分配決定情報という）を該当するプロセッサエレメントPEに送信する。これにより、分配決定されたプロセッサエレメントPEはデータ入力部1からデ

ータバス 3 を介して次に転送される単位画像データを取り込む。この取り込みが終了すると、駆動信号バス 2 の状態が“H”（即ち、同期パルスのパルス期間）となるので、このプロセッサエレメント P E は「処理中」の状態情報を通信バス 4 を介して処理分配部 5 に送信し、しかる後、この取り込んだ単位画像データの処理を開始する。この処理された単位画像データはデータバス 3 を転送され、データ出力部 6 から出力される。この処理した単位画像データの出力処理が終了すると、次に駆動信号バス 2 が“H”の状態になったとき、当該プロセッサエレメント P E は「待機中」の状態情報を処理分配部 5 に送信する。

【0023】なお、プロセッサエレメント P E で処理された単位画像データは、同じデータバス 3、もしくは別に設けられた処理結果転送用のバスを介してデータ出力部 6 から出力されるが、同じデータバス 3 を介して転送される場合には、データ出力部 6 がデータ入力部 1 からの入力画像データと区別できるように、例えば、変調などの処理がなされており、データ出力部 6 はこれを取り込んで復調などの処理を行なう。

【0024】このようにして、この実施形態は、画像データに必然的に付加される同期パルス期間を検出し、その期間にプロセッサエレメント P E と処理分配部 5 との通信を行なうようにするものであるから、画像データが順次続けてデータ入力部 1 から入力されても、各プロセッサエレメント P E から処理分配部 5 に夫々の状態情報を送ることができ、処理分配部 5 も全てのプロセッサエレメント P E の状態を監視することができて、単位画像データ毎のプロセッサエレメント P E への分配を、取りこぼすことなく、確実にこなうことができる。

【0025】図 2 は図 1 におけるプロセッサエレメント P E の一具体例を示すブロック図であって、7 はマイクロプロセッサ（以下、マイコンという）、8 はローカルメモリ、9 はスイッチ部、10 は駆動信号監視部、11 は処理状態記憶部、12 は分配内容記憶部である。

【0026】同図において、駆動信号監視部 10 は駆動信号バス 2 の状態を常時監視している。処理状態記憶部 11 はマイコン 7 の状態（処理中や待機中、故障中などの状態）を表わす状態情報を記憶するものであって、ローカルメモリ 8 の一部であってもよい。マイコン 7 はデータバス 3 からスイッチ部 9 を介してローカルメモリ 8 に取り込んだ単位画像データを処理するものであって、待機中から処理中へ、処理中から待機中へなど状態を変更すると、この変更後の新たな状態を表わす状態情報を処理状態記憶部 11 に記憶させる。

【0027】また、分配内容記憶部 12 には、処理分配部 5（図 1）から通信バス 4 を介して送られてきた分配決定情報の内容（分配内容）が記憶され、これに応じてスイッチ部 9 がオン、オフ制御される。この分配内容がこのプロセッサエレメント P E に単位画像データを分配する

ことを決定したことを表わす場合には、分配内容記憶部 12 がスイッチ部 9 をオンし、単位画像データがデータバス 3 からスイッチ部 9 を介してローカルメモリ 8 に取り込まれる。

【0028】次に、この具体例の動作を説明する。

【0029】いま、マイコン 7 が待機状態にあるものとする、分配内容記憶部 12 に記憶されている分配内容は「分配せず」であり、これにより、スイッチ部 9 はオフ状態にある。また、処理状態記憶部 11 での状態情報も「待機中」を示している。

【0030】いま、駆動信号バス 2 を介してデータ入力部 1（図 1）に同期パルスが供給され、これにより、駆動信号バス 2 の状態が“H”になったことを駆動信号監視部 10 が検知すると、この駆動信号監視部 10 の制御により、処理状態記憶部 11 がそこに記憶されている状態情報を通信バス 4 を介して処理分配部 5（図 1）に送信可能となり（この場合、勿論この状態情報を送信するようにしてもよいが、状態情報の内容が変更していないため、送信しないようにしてもよい。ここでは、内容の変更がない限り、状態情報の送信は行なわれないものとする）、また、分配内容記憶部 12 は通信バス 4 を介して処理分配部 5 から分配決定情報を受信可能な状態となる。

【0031】そこで、いま、この処理分配部 5 からこのプロセッサエレメント P E に分配決定した内容の分配決定情報が通信バス 4 を介して送られてくると、分配内容記憶部 12 はこれを記憶してその内容を判断し、スイッチ部 9 をオン状態にする。しかる後、駆動信号バス 2 の状態が“L”となり、データ入力部 1（図 1）がデータバス 3 から単位画像データの転送を開始すると、この単位画像データはスイッチ部 9 を介して、マイコン 7 の制御のもとに、ローカルメモリ 8 に取り込まれる。この取込みが終了すると、スイッチ部 9 をオフ状態にし、マイコン 7 は処理状態記憶部 11 の状態情報の内容を「待機中」から「処理中」に変更する。そして、駆動信号バス 2 の状態が次の同期パルスによって“H”に変わると、駆動信号監視部 10 は処理状態記憶部 11 の「処理中」という状態情報を通信バス 4 を介して処理分配部 5 に送信させる。以上の動作とともに、マイコン 7 はローカルメモリ 8 に取り込まれた単位画像データの処理動作を開始する。

【0032】処理動作が終了すると、マイコン 7 は処理状態記憶部 11 の状態情報の内容を「処理中」から「待機中」に変更する。そして、駆動信号バス 2 の状態が次の同期パルスによって“H”に変わると、駆動信号監視部 10 は処理状態記憶部 11 の「待機中」という状態情報を通信バス 4 を介して処理分配部 5 に送信させる。

【0033】このようにして、画像データが転送されない駆動信号バス 2 の“H”状態の期間に、各プロセッサエレメント P E はその状態情報を処理分配部 5（図 1）に

送信することができ、また、この処理分配部 5 からの分配決定情報を受信することができる。

【0034】なお、この具体例では、画像データのうちの特定のデータ(例えば、画面上の左上隅などの特定部分での画像データ)のみを処理するようにすることもできる。この場合には、画像データの単位画像データの構成データ(例えば、画素データ)毎に、例えば、そのヘッダ部にデータの種別を識別するための情報(識別情報)が付加されており、また、図 2 において、分配内容記憶部 12 にこの特定のデータを指定する情報(指定情報)も格納されており、通信バス 2 を介して供給される分配決定情報がそのプロセッサエレメント P E に単位画像データを分配することを表わしたものであっても、データバス 3 を介して送られてくる単位画像データのうちのこの指定情報で指定される種類情報をもつ構成データであるときのみ、分配内容記憶部 12 がスイッチ部 9 をオン状態にする。

【0035】図 3 は図 1 における処理分配部 5 の一具体例を示すブロック図であって、13 は状態管理部、14 は処理分配決定部、15 は駆動信号監視部である。

【0036】同図において、駆動信号バス 2 が“H”の状態にある期間にプロセッサエレメント P E から通信バス 4 を介して状態情報が供給されると、状態管理部 13 はこれを取り込む。即ち、状態管理部 13 に各プロセッサエレメント P E の状態を表わす管理情報が格納されており、あるプロセッサエレメント P E から状態情報が送られてくると、この状態情報により、状態管理部 13 での管理情報中の該当するプロセッサエレメント P E に対する内容が変更される。このようにして、この管理情報から各プロセッサエレメント P E の現在の状態を知ることができる。

【0037】一方、駆動信号監視部 15 は駆動信号バス 2 の状態を常時監視しており、この駆動信号バス 2 がプロセッサエレメント P E との通信を可能とする“H”の状態になると、駆動信号監視部 15 は処理分配決定部 14 を動作させる。これにより、処理分配決定部 14 は状態管理部 13 の管理情報を用いて次の単位画像データを分配すべきプロセッサエレメント P E を決定し、また、これまで処理状態にあったプロセッサエレメント P E を待機状態にする場合には、そのプロセッサエレメント P E を待機状態に変更することを決定し、夫々の決定を分配決定情報として、通信バス 4 を介し、該当するプロセッサエレメント P E に送信する。

【0038】このようにして、処理分配部 5 は、駆動信号バス 2 が“H”の状態にあるとき、プロセッサエレメント P E との通信が可能となる。

【0039】図 4 は駆動信号バス 2 の状態と画像データとのタイミング関係を示す図であって、図示するように、駆動信号バス 2 が“H”状態にある同期パルスの中の“L”期間に画像データが存在する。画像データが存

在しない“H”状態の期間内で処理分配部 5 とプロセッサエレメント P E との通信を行ない、単位画像データを分配すべきプロセッサエレメント P E を決定しているので、駆動信号バス 2 の次の“L”状態での単位画像データは必ず決定されたプロセッサエレメント P E に分配されることになり、画像データは取りこぼしなく処理されることになる。

【0040】図 5 は図 1 に示した実施形態の動作を示すタイミング図であり、また、図 6 は図 5 の夫々の状態での図 3 における情報管理部 13 の管理情報を示す図である。

【0041】図 5 において、駆動信号バス 2 の状態での S1, S2, S3, S4, S5, S6, ……は駆動信号である同期パルスのパルス期間の“H”の状態を示しており、この“H”期間の間の“L”期間毎に、データバス 3 上を単位画像データ D1, D2, D3, D4, D5, D6, ……が転送される。

【0042】ここで、3 個(N=3)のプロセッサエレメント P E (1), (2), (3) が使用されるものとして、いま、初期状態として、これらプロセッサエレメント P E (1), (2), (3) が全て待機状態にあるものとする、状態管理部 13 (図 3) での管理情報は図 6 (a) に示されるようになっている。処理分配決定部 14 (図 3) は、駆動信号バス 2 が“H”の状態 S1 でこの管理情報を先頭から「待機中」のプロセッサエレメントを検索し、最初に見つけ出した「待機中」のプロセッサエレメントを次の単位画像データを処理させるものと決定するが、初期状態にある駆動信号バス 2 が“H”の状態 S1 では、図 6 (a) に示す管理情報から、処理分配部 5 は単位画像データを分配すべきものとしてプロセッサエレメント P E (1) を決定する。これにより、この

“H”の状態 S1 後に転送される単位画像データ D1 はプロセッサエレメント P E (1) に取り込まれる。この取込みが終了すると、プロセッサエレメント P E (1) はこの単位画像データ D1 の処理を開始するとともに、次の駆動信号バス 2 の“H”の状態 S2 でのプロセッサエレメント P E (1) から状態管理部 13 (図 3) への状態情報の通信により、状態管理部 13 での管理情報が、図 6 (b) に示すように、プロセッサエレメント P E (1) が「処理中」であることを示すことになる。

【0043】この場合、管理情報での配列は、状態が変化したプロセッサエレメントの状態情報が最後に配列され、その分他のプロセッサエレメントの状態情報の順序が繰り上がる。従って、状態管理部 13 がプロセッサエレメント P E (1) からの「処理中」とする状態情報を受けることにより、そこでの管理情報は図 6 (b) に示すようになる。

【0044】なお、プロセッサエレメント P E (1) の動作でのハッチングして示す部分は取り込んだ単位画像データの処理期間及び処理結果を出力する期間を示してお

り、他のプロセッサエレメント P E ( 2 ) , ( 3 ) についても同様である。

【 0 0 4 5 】 処理分配部 5 の処理分配決定部 1 4 は、駆動信号バス 2 の “ H ” 状態 S 2 において、プロセッサエレメント P E からの状態情報の状態管理部 1 3 での取込みのための設定期間経過後、この状態管理部 1 3 での管理情報を検索し、次の単位画像データを処理すべきプロセッサエレメント P E を決定する。この場合、図 6 ( b ) に示す管理情報により、プロセッサエレメント P E ( 2 ) をかかるプロセッサエレメント P E と決定する。これにより、この駆動信号バス 2 の “ H ” 状態 S 2 が経過すると、次の単位画像データ D 2 はこのプロセッサエレメント P E ( 2 ) に取り込まれる。

【 0 0 4 6 】 プロセッサエレメント P E ( 2 ) でのこの単位画像データ D 2 の取込みが終了し、駆動信号バス 2 の次の “ H ” 状態 S 3 になると、プロセッサエレメント P E ( 2 ) から情報管理部 1 3 に「処理中」を示す状態情報が送信され、これにより、この状態管理部 1 3 での管理情報は、図 6 ( c ) に示すように、プロセッサエレメント P E ( 2 ) が「処理中」と管理され、その情報が最後に配列される。これとともに、プロセッサエレメント P E ( 2 ) は単位画像データ D 2 の処理を開始する。

【 0 0 4 7 】 同様にして、この駆動信号バス 2 の “ H ” 状態 S 3 において、図 6 ( c ) に示す管理情報がプロセッサエレメント P E ( 3 ) が次の単位画像データ D 3 を処理すべきものと決定され、駆動信号バス 2 の “ H ” 状態 S 3 が経過すると、このプロセッサエレメント P E ( 3 ) がこの単位画像データ D 3 の取込みを開始する。

【 0 0 4 8 】 プロセッサエレメント P E ( 3 ) で単位画像データ D 3 の取込み中にプロセッサエレメント P E ( 2 ) での単位画像データ D 2 の処理が終了すると、駆動信号バス 2 の “ H ” 状態 S 4 では、プロセッサエレメント P E ( 3 ) から「処理中」の状態情報が、また、プロセッサエレメント P E ( 2 ) から「待機中」の状態情報が夫々状態管理部 1 3 に送信され、従って、この状態管理部 1 3 での管理情報は、図 6 ( d ) に示すように、プロセッサエレメント P E ( 2 ) のみが「待機中」となる。そこで、処理分配決定部 1 4 は、この管理情報からプロセッサエレメント P E ( 2 ) を選択し、次の単位画像データ D 4 を処理するプロセッサエレメントと決定する。従って、駆動信号バス 2 の “ H ” 状態 S 4 経過後、プロセッサエレメント P E ( 2 ) はこの単位画像データ D 4 を取り込む。

【 0 0 4 9 】 このプロセッサエレメント P E ( 2 ) による単位画像データ D 4 の取込み中にプロセッサエレメント P E ( 3 ) が単位画像データ D 3 の処理を終了し、また、駆動信号バス 2 の次の “ H ” 状態 S 5 での上記のプロセッサエレメントからの状態情報の状態管理部 1 3 での取込みのための設定期間内にプロセッサエレメント P E ( 1 ) の単位画像データ D 1 の処理が終了すると、状態管理部 1 3 での管理情報は、図 6 ( e ) に示すように、プロ

セッサエレメント P E ( 3 ) , ( 1 ) が「待機中」として管理され、処理分配決定部 1 4 は、このうちのプロセッサエレメント P E ( 3 ) を優先して次の単位画像データ D 5 を処理するものと決定する。これにより、駆動信号バス 2 のこの “ H ” 状態 S 5 が経過すると、プロセッサエレメント P E ( 3 ) が次の単位画像データ D 5 を取込み開始する。

【 0 0 5 0 】 このプロセッサエレメント P E ( 3 ) の単位画像データ D 5 の取込み中にプロセッサエレメント P E ( 2 ) が単位画像データ D 4 の処理を終了すると、駆動信号バス 2 の次の “ H ” 状態 S 6 において、状態管理部 1 3 での管理情報は、図 6 ( f ) に示すように、プロセッサエレメント P E ( 1 ) , ( 2 ) を「待機中」として管理し、プロセッサエレメント P E ( 3 ) を「処理中」として管理する。このため、処理分配決定部 1 4 は、次の単位画像データ D 6 を処理するものとして、プロセッサエレメント P E ( 1 ) を優先して決定する。

【 0 0 5 1 】 以下同様にして、処理分配決定部 1 4 は、駆動信号バス 2 の “ H ” 状態 S の期間毎に、そのとき「待機中」にあるプロセッサエレメント P E を、また、複数のプロセッサエレメント P E が「待機中」にあるときには、管理情報内で先行して状態情報が配列している方のプロセッサエレメント P E が優先して、夫々次の単位画像データを処理すべきものとして決定する。

【 0 0 5 2 】 このようにして、この実施形態では、駆動信号バス 2 の “ H ” 状態 S で「待機中」の状態にある任意のプロセッサエレメントを次の単位画像データの処理をすべきものと決定するので、順次一定の期間毎にデータ入力部 1 ( 図 1 ) から転送されてくる画像データを、取りこぼしなく、かつプロセッサエレメントの使用個数を少なくして処理することが可能となる。

【 0 0 5 3 】 複数のプロセッサエレメントを順番に処理に使用する図 1 1 で説明した従来の技術では、図 5 と同様に、3 個のプロセッサエレメント P E ( 1 ) ~ ( 3 ) を使用するものとする、プロセッサエレメント P E ( 1 ) が単位画像データ D 1 の処理中にプロセッサエレメント P E ( 2 ) , ( 3 ) が夫々単位画像データ D 2 , D 3 の処理を終了しても、単位画像データ D 4 は、順番により、プロセッサエレメント P E ( 1 ) で処理されることになっているので、これらプロセッサエレメント P E

( 2 ) , ( 3 ) が「待機中」にあることを知ることは不可能である。このため、この単位画像データ D 4 を処理することができず、この単位画像データ D 4 は取りこぼしとなる。これを防止するためには、さらにもう 1 つプロセッサエレメントを追加する必要がある。

【 0 0 5 4 】 画像データでは、情報量が大きいほどこれを処理するに要する時間が長くなる。従って、単位画像データの処理時間はそれが有する情報量に応じてばらつくことになり、そのばらつき具合を前もって予測することは困難である。しかし、そのばらつきが大きいほどプ

ロセッサエレメントを多く必要とするものであり、このため、図 11 に示した従来の技術では、かかるばらつきを考慮し、単位画像データの最長の処理時間を推定してプロセッサエレメントの使用個数を決定するため、非常に多くのプロセッサエレメントを必要とするものである。これに対し、この実施形態では、画像データが伝送されない同期パルスのパルス期間（駆動信号バス 2 の“H”状態の期間）を有効に利用し、この期間で「待機中」にあるプロセッサエレメント P E を見つけ出してそれを次の単位画像データの処理に割り当てるものであるから、「待機中」にある任意のプロセッサエレメント P E を次の単位画像データの処理に使用することができ、プロセッサエレメント P E の使用数の増加を防ぐことができる。

【0055】また、この実施形態では、状態管理部 13 で「待機中」として管理されているプロセッサエレメント P E のうち、先行して「待機中」となったプロセッサエレメント P E の方を優先して次の単位画像データを処理するものと決定するので、各プロセッサエレメント P E の「待機中」の状態を短くすることができ、プロセッサエレメント P E の稼働率を高めることができる。

【0056】なお、図 5 に示した具体例では、同期パルスが有効になる期間の度毎に各プロセッサエレメント P E の動作状態を調べ、次に処理すべき単位画像データを処理するプロセッサエレメント P E を決定するものとしているが、画像データの転送速度や演算処理の内容によっては、必ずしも同期パルスのパルス期間毎に行なう必要はなく、数回の同期パルス期間につき 1 回といったように、任意の同期パルス期間で各プロセッサエレメント P E の動作状態の調査と次の単位画像データの送信相手の決定とを行なうようにしてもよい。このことは、以下に説明する他の実施形態についても同様である。

【0057】図 7 は本発明による並列データ処理装置の他の実施形態を示すブロック図であって、4 a、4 b は通信バス、5 a、5 b は処理分配部であり、図 1 に対応する部分には同一符号をつけて重複する説明を省略する。

【0058】この実施形態は、図 1 で示したような n 個のプロセッサエレメント P E を 1 つの処理分配部 5 で管理することができない場合のものであって（例えば、同期パルスの短いパルス期間でプロセッサエレメント P E から処理分配部 5 への状態情報の通信と処理分配部 5 から所定のプロセッサエレメント P E への分配決定情報の通信とを行なうものであるが、複数のプロセッサエレメント P E から状態情報の通信がある場合、この短いパルス期間に処理分配部 5 がこれら全ての状態情報を取り込むことができない場合もある）、複数のプロセッサエレメント P E を複数のグループ（以下、P E グループという）に区分し、夫々の P E グループ毎に処理分配部が設けられて独立に制御されるものである。ここでは、

2 つの P E グループ A、B に区分され、P E グループ A は処理分配部 5 a と m 個のプロセッサエレメント P E (1) ~ (m) とから構成され、P E グループ B は処理分配部 5 b と (n - m) 個のプロセッサエレメント P E (m + 1) ~ (n) とから構成されているものとする。

【0059】P E グループ A では、処理分配部 5 a とプロセッサエレメント P E (1) ~ (m) とが通信バス 4 a を介して通信可能であり、P E グループ B では、処理分配部 5 b とプロセッサエレメント P E (m + 1) ~ (n) とが通信バス 4 b を介して通信可能である。また、これら処理分配部 5 a、5 b は相互に管理を行なっている。即ち、これら処理分配部 5 a、5 b は、例えば、図 3 に示す構成をなしているが、処理分配部 5 a、5 b の一方が管理するプロセッサエレメント P E が全て「処理中」にあるときには、他方が管理する「待機中」のプロセッサエレメント P E が次の単位画像データを処理できるようにする。

【0060】そこで、図 1 に示した実施形態と同様にし、処理分配部 5 a では、その情報管理部 13（図 3）に各プロセッサエレメント P E (1) ~ (m) の状態を示す管理情報が格納されており、また、処理分配部 5 b では、その情報管理部 13 に各プロセッサエレメント P E (m + 1) ~ (n) の状態を示す管理情報が格納されているが、いま、処理分配部 5 a の情報管理部 13 での管理情報から全てのプロセッサエレメント P E (1) ~ (m) が「処理中」にあるとすると、処理分配部 5 a はこの旨を処理分配部 5 b に通知する。これにより、この処理分配部 5 b は、その情報管理部 13 での管理情報により、図 1 に示した実施形態と同様にし、「待機中」にあるプロセッサエレメント P E を検索し、これを次の単位画像データを処理するプロセッサエレメント P E として決定する。

【0061】ここで、P E グループ A で優先して次の単位画像データを処理するプロセッサエレメント P E を決定するようにし、ここでかかるプロセッサエレメント P E がない場合（全てのプロセッサエレメント P E (1) ~ (m) が「処理中」にあるとき）、P E グループ B でプロセッサエレメント P E (m + 1) ~ (n) の中からかかるプロセッサエレメント P E を検索するようにしてもよいし、また、稼働するプロセッサエレメント P E が一方の P E グループに片寄らないようにするために、P E グループ A、B 交互に次の単位画像データを処理するプロセッサエレメント P E を決定するようにし、かかる決定をすべきプロセッサエレメント P E がない場合には、他方の P E グループに移るようにしてもよい。

【0062】以上はデータ入力部 1 からの単位画像データをプロセッサエレメント P E (1) ~ (n) のいずれかに分配して処理させるものであり、この点では、図 1 に示した実施形態と同様であるが、図 7 に示すこの実施形態の変形例として、P E グループ A と P E グループ B とで

画像での異なる単位画像データを処理させるようにしてもよい。

【0063】例えば、図8(a)に示すように、PEグループAはデータ入力部1からの1つおきの単位画像データD1、D3、……を処理し、PEグループBはデータ入力部1からの他の1つおきの単位画像データD2、D4、……を処理するようにしてもよい。この場合には、データ入力部1から転送される1つおきの単位画像データと他の1つおきの単位画像データとには、これらを識別できるようにする識別情報が付加されており、また、PEグループAのプロセッサエレメントPE(1)~(m)では、その分配内容記憶部12(図2)に、取り込むべき単位画像データの識別情報に対する指定情報が格納され、同様に、PEグループBのプロセッサエレメントPE(m+1)~(n)でも、その分配内容記憶部12に、取り込むべき単位画像データの識別情報に対する指定情報が格納される。

【0064】また、他の変形例として、例えば、図8(b)に示すように、各単位画像データの一部(例えば、前半部)をPEグループAに分配して処理するようにし、各単位画像データの他の一部(例えば、後半部)をPEグループBに分配して処理するようにしてもよい。これらの部分毎に異なる識別情報が付加されており、また、PEグループAのプロセッサエレメントPE(1)~(m)の分配内容記憶部12(図2)とPEグループBのプロセッサエレメントPE(m+1)~(n)の分配内容記憶部12とには、夫々取り込むべきデータの識別情報に対する指示情報が格納されている。この場合、単位画像データを1水平走査期間の画像データとすると、PEグループAは画面の左半分の画像データを処理することになり、PEグループBは画面の右半分の画像データを処理することになる。また、単位画像データが1フィールドの画像データである場合には、PEグループAは画面の上半分の画像データを処理することになり、PEグループBは画面の下半分の画像データを処理することになる。なお、PEグループAとPEグループBとで処理内容が異なるようにしてもよい。

【0065】以上の実施形態において、データ転送量やデータ転送速度、同期パルス期間の頻度や長さなどの条件に応じて、PEグループの個数や1PEグループを構成するプロセッサエレメントPEの個数が決められるものであり、これにより、様々な条件において最適な構成をとることができる。

【0066】なお、以上説明した実施形態において、同期パルスのパルス期間での駆動信号バス2の状態を“H”としたが、“L”の状態としてもよい。要するに、これら実施形態においては、画像データが転送されない駆動信号バス2の特定の状態のとき、上記のように、処理分配部5、5a、5bとプロセッサエレメントPEとの間で通信を行ない、これらプロセッサエレメン

トPEの状態の管理と単位画像データを処理するプロセッサエレメントの決定をすればよい。

【0067】また、この点からすると、このような処理分配部5、5a、5bとプロセッサエレメントPEとの間で通信は、必ずしも同期パルスのパルス期間で行なう必要がなく、また、処理するデータも画像データである必要がなく、所定の時間間隔で対象物の観測を行なう場合のように、処理対象となる任意のデータに途切れる期間があれば、その期間を検出してその期間に処理分配部5、5a、5bとプロセッサエレメントPEとの間での同様の通信を行なうようにしてもよい。

【0068】図9は本発明による並列データ処理装置を用いた半導体ウェハの外観検査装置の一実施形態を示す構成図であって、16は本発明による並列データ処理装置、17はステージ、18は半導体ウェハ、19はレンズ、20はリニアセンサである。

【0069】この実施形態は、半導体ウェハの外観を検査するものであって、図9において、検査対象となる半導体ウェハ18はステージ17上に搭載されている。このステージ17はx、y方向に駆動可能になっている。半導体ウェハ18の所定部位がレンズ19を介してリニアセンサ20に結像され、リニアセンサ20からこの部位の画像が画像データとして出力される。この画像データは並列データ処理装置16に転送される。この並列データ処理装置16は図1や図7などに示した構成をなして、転送されてきた画像データを、図5や図8などで説明したように、効率的な並列処理を行なう。

【0070】一般に、半導体ウェハの外観検査では、リニアセンサ20より検出される画像データはデータ量が膨大となる。また、リニアセンサ20の検出速度も向上しており、並列データ処理装置16では、莫大な画像データを高速に処理する必要がある。

【0071】そこで、並列データ処理装置16として、上記の実施形態としての並列データ処理装置を用いることにより、このような莫大な画像データを処理する必要がある半導体ウェハの外観検査であっても、効率良く各プロセッサエレメントPEに画像データを分配処理することができるため、必要最小限のプロセッサエレメントPE数で処理を行なうことができる。

【0072】また、検査を行なう条件や検査対象の変化により、リニアセンサ20の検出速度やデータ転送速度、使用するセンサが異なった場合には、図7で説明したように、複数のプロセッサエレメントPEをグループ化し、また、そのグループ数や1グループを構成するプロセッサエレメントPEの個数などを最適なものに変更することにより、効率良く各プロセッサエレメントPEに画像データを分配することができて、プロセッサエレメントPEの稼働率が向上し、外観検査装置の価格を低減することができる。

【0073】なお、検査対象は、半導体ウェハのみに限

るものではなく、プリント配線基板やその他のものであってもよく、上記と同様の効果が得られ、外観検査装置の価格低減を実現することができる。

【0074】

【発明の効果】以上説明したように、本発明によれば、複数のプロセッサエレメントを有効活用することができ、その結果、大容量のデータを高速に処理することができ、価格性能比も向上する。

【図面の簡単な説明】

【図1】本発明による並列データ処理装置の一実施形態を示すブロック図である。

【図2】図1におけるプロセッサエレメントの一具体例を示すブロック図である。

【図3】図1における処理分配部の一具体例を示すブロック図である。

【図4】図1における駆動信号バスの状態とデータバスでの画像データとのタイミング関係を示す図である。

【図5】図1に示した実施形態の動作を示すタイミング図である。

【図6】図5に示した動作に応じた図3における状態管理部の管理情報の変化を示す図である。

【図7】本発明による並列データ処理装置の他の実施形態を示すブロック図である。

【図8】図7に示した実施形態の変形例の動作を示す図である。

【図9】本発明による並列データ処理装置を用いた外観検査装置の一実施形態を示す構成図である。

【図10】従来の並列データ処理装置の一例を示すブロック図である。

【図11】画像データに対する従来の並列データ処理装置の処理動作を示す図である。

【符号の説明】

PE(1)～(n) プロセッサエレメント

1 データ入力部

2 駆動信号バス

3 データバス

4, 4a, 4b 通信バス

5, 5a, 5b 処理分配部

6 データ出力部

7 マイクロプロセッサ

8 ローカルメモリ

9 スイッチ部

10 駆動信号監視部

11 処理状態記憶部

12 分配内容記憶部

13 状態管理部

14 処理分配決定部

15 駆動信号監視部

16 並列データ処理装置

17 ステージ

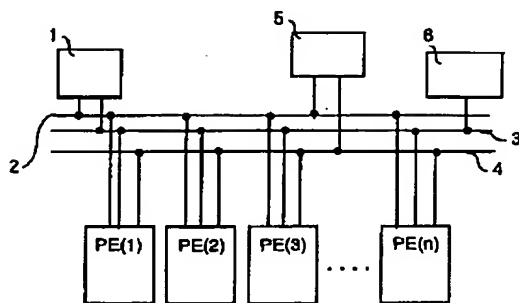
18 半導体ウェハ

19 レンズ

20 リニアセンサ

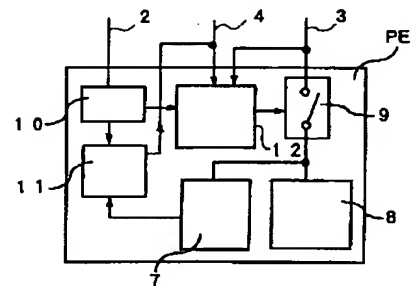
【図1】

【図1】



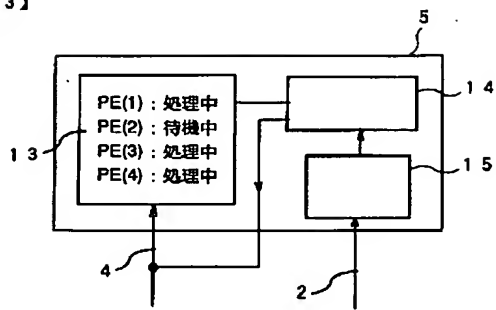
【図2】

【図2】



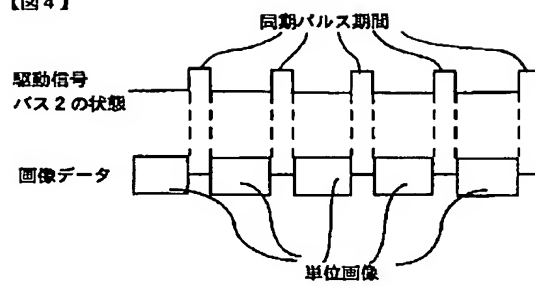
【図 3】

【図 3】



【図 4】

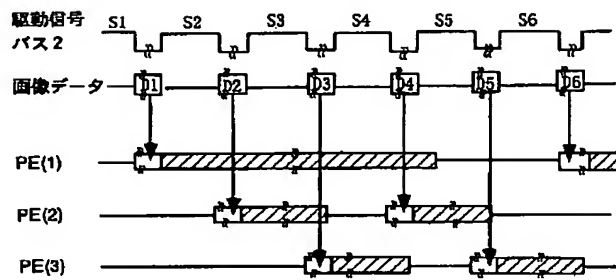
【図 4】



【図 6】

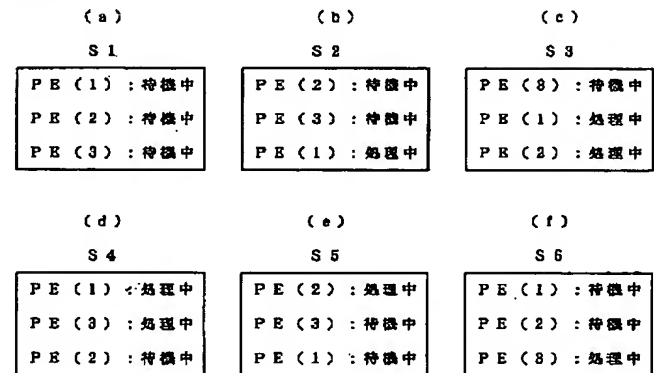
【図 5】

【図 5】

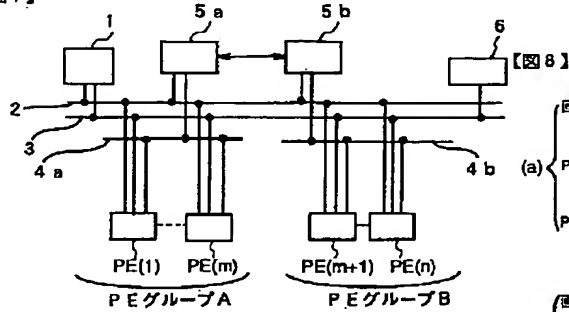


【図 7】

【図 6】

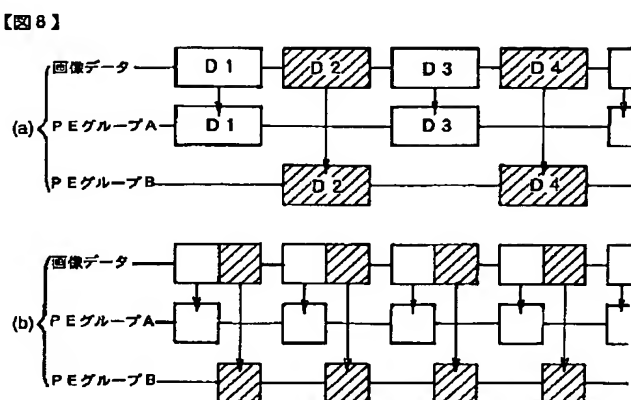


【図 7】

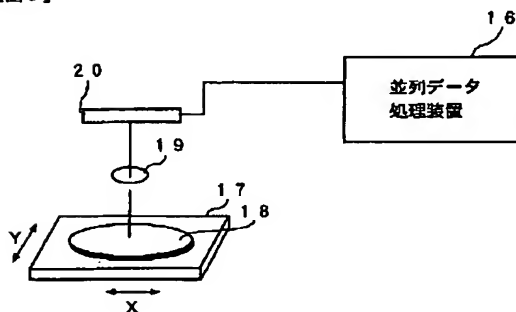


【図 9】

【図 8】

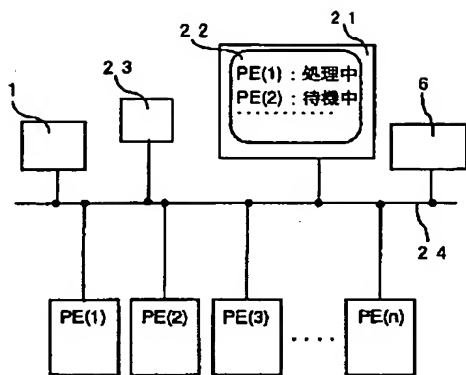


【図 9】



【図 1 0】

【図 1 0】



【図 1 1】

【図 1 1】

